

1. 考案の名称

入力データ判定によるコイル径データ処理装置 2 実用新案登録請求の範囲

ペイオフリールに接続されたペルス発信機から のペルスを光回転検出手段に送出して光回転検知 信号を発生させ、この労回転検知信号の発生とと 化上記ペイオフリールから巻き出されたコイル径 に対応するペルス値をカウントしてコイルデータ としてコイルデータ格納部に入力し、とのコイル データ格納部に上記コイルデータを入力した後上 記%回転検知信号の発生でとに上記格納されたコ イルデータをシフトしてデータの更新を行い、上配 **沿回転検知信号を受けて次の入力コイルデータが** 篦囲外か否かを入力コイルデータ判定部で検 知し、上記入力コイルデータ判定部で検知した信 号を上記コイルデータ格納部に格納する入力コイ ルデータの格納と同期してコイルデータフラグ格納 部に格納し、上記コイルデータフラグ格納部からの フラグにより上記コイルデータ格納部からフラグ

と同期してコイルデータを読み出してコイルデータの加算平均をとつてコイル径データを出力するとともに上記コイルデータフラグ格納部からのフラグをカウントしてスペリを検出するようにしたことを特徴とする入力データ判定によるコイル径データ処理装置。

3. 考案の詳細な説明

近回転検出回路16はペルス発信機12からのペルスを受けてペイオフリール11の5回転検出信号を得るものであり、回転数カウンタはペイオフリール11の回転数を得るものである。

また。13はストリップの通過とともに回転す るピンチロールであり、とのピンチロール130 回転にともない、ペルス発信機14からペルス出 力を得るようになつている。そして、ペイオフリ ール11とペルス発信機12間およびペイオフリ ール11とペルス発信機14間にはそれぞれやヤ 部15a,15bが設けられており、このサヤ部 15a,15bにより、ペイオフリール11とペ ルス発信機12,14がそれぞれ接続されている。 パルス発信機14で得られたパルスはコイル径 カウンタ18および速度カウンタ19に送られる。 コイル径カウンタ18はパルス発信機14からの ペルスによりピンチロール13のペルス出力をカ ウントするものであり、速度カウンタ19はパル ス発信機14からのペルスにより一定時間内のピ ンチロール13のペルス出力をカウントするもの

である。

また、1Aはコイル径の値を格納するコイルデータ格納部、1Bは乗算回路、1Cはストリップ 破断検出部、1Dはコイル径データ出力部である。

次に第1図の動作について説明する。ペイオフリール11の労回転検出回路16からの起動タイミングにより、現在のコイル径に対応するペルスカウント値をコイル径カウンタ18より入力し、コイルデータとしてコイルデータ格納部1Aに入力する。

次いで、コイル径カウンタ18をクリアして次のコイル径の値をカウントする。ここで、コイル径はペルス発信機14から得られる過過ストリップ長に対応するペルスカウント値を下配の(1)式にしたがい変換して得られるものである。

コイル経 =
$$\frac{P \iota \cdot m}{2\pi}$$
 … (1)

ただし、P4:通過ストリップ長分のパルスカウント値 ロ:ロール・パルス発信機関のギャ比 コイルデータ格納部1 Aでは、 20転後知信号 の入力どとに格納してあるコイルデータをシフト してデータ更新を行う。ただし、図中のコイルデータはロ個としてあるが、通例8つであり、8つ前の入力データは次期データ更新時にシフトによって消去されるものである。

コイル径データ出力部1Dでは、コイルデータ格納部1Aから順次送られてくるコイルデータ CA1~CAn(従来法ではロ個すべて)の加算平均をとつて、コイル径データ出力とする。

また、ストリップ破断検出部1Cでは、コイルアータ格納部1Aに格納されているところの経験的判断に従い指定されたメモリに記憶されたコイルアータC、一定時間内のペイオフリールからのストリップ巻き出し量をカウントした選抜カウントを関内のペイオフリールの回転数をカウントした回転数カウント値N、そして変数Aを用いて、下配アルゴリズムに基づいて被切検出出力を出す。

V C C NA ……成立にて板切 ところが、上記従来のコイル径データ処理装置

においては、入力の判定がなされていないので、 ピンチロールにおけるスペリ(ストリップロール 間)に起因するコイル径データのパラッキは加算 平均により補正しか施されていなかつた。つまり、 コイル径データ処理において入力データの誤差の 摘出はされていなかつた。

この考案は、上配のような従来の欠点を除去するためになされたもので、入力アータの判定を付加して、入力コイルアータ(CN,CN-1)の差から2つのフラグを作り各入力アータに用意し、このフラグを見てコイル経計測値アータとしての採用を判定してベラツキの少ないような正確な、コイル経計測を行うことのできる入力アータ判定によるコイル径アータ処理装置を提供することを目的とする。

以下、との考案の入力データ判定によるコイル 径データ処理装置の実施例について図面に基づき 説明する。

第 2 図はその一実施例である入力データ判定に よるコイル径データ処理装置の構成を示すプロッ ク図である。この第2図において、ペイオフリール11,ペルス発信機12,ピンチロール13,ペルス発信機14,ギヤ部15a,15b,½回転検出回路16,回転数カウンタ17,コイル径カウンタ18,速度カウンタ19,コイルデータ格約部1A,乗算回路1B,ストリップ破断検出部1Cは第1図と同様であり、その説明を省略する。

この第2図では、入力コイルデータ判定部 I . I 2 1 , 2 2 , コイルデータフラグ格納部 2 3 , 2 4 , コイルデータ出力部 2 5 , スペリ検出部 26 およびコイル径データ出力部 1 Dが新たに設けられている。

上記入力コイルデータ判定部 I , II 2 1 , 2 2 は次の入力コイルデータが妥当範囲外か否かを検出するものであり、コイルデータフラグ格納部23、2 4 はそれぞれコイルデータ判定部 I , II 2 1 , 2 2 にて検出した信号を入力コイルデータの格納と同期して格納するものである。そして、コイルデータ出力部25はコイルデータフラグ格納部 I ,

■23,24からそれぞれフラグを順次入力して 論理積をとり、その結果でゲート操作してコイル アータ格納部1 Aからフラグと同期して読み出し たコイルアータをコイル径データ出力部1 D に送 出するものである。

とのコイル径データ出力部1 Dはコイルデータ 出力部2 5 から送られてくるデータ数を mとして、 コイルデータの加算平均をとるよりになつている。 つまり、 m'は入力コイルデータ判定フラグ21, 2 2 ともに成立していないコイルデータの数に相 当する(n'≤n)ものである、

さらに、スペリ検出部26はコイルデータフラク格納部123からフラグを順次入力してフラグ数をカウントして、すべり検出信号を出力するようになつている。

なお、第4図は第2図の入力データ判定によるコイル径データ処理装置に適用されるシステム構成の1例を示すものであり、メプロセッサを応用したシーケンスコントローラの構成を概述する。この第4図において、41はシーケンスロジック

をステップととに実行させる命令が入つているプログラムメモリ、42は命令を実行する中央演算装置、43は一時配億部、44はペルスカウント入力部、45はアナログ・デジタル変換入力部、46はデジタル入力部、47はデジタル・アナログ変換入力部、48はデジタル出力部である。

次に、第2図によりこの考案の入力データ判定 によるコイル径データ処理装置について説明する。

ペイオフリール11の光回転検出回路16からの起動信号により入力データ判定部21が作動状態となり、現在のコイル径にあたるペルスカウント量をコイル径カウンタ18より入力コイルデータ判定部「21に入力して下記アルゴリズムによるコイルデータフラグ「を生成しコイルデータフラグ格納部23に出力する。

つまり、児回転検出N回目コイルデータ C_N 、N-1 回目コイルテータ C_{N-1} としたとき、

入力コイルデータ判定アルゴリズム $I: C_N < C_{N-1} - \alpha$ 成立 $I: C_N < C_N > 0$

但し、αはストリップ厚にしたがい決まる定数

である。

同時に、入力コイルデータ判定部 122に入力して下配アルゴリズムによるコイルデータフラグ 1を作成しコイルデータフラグ格納部 124に出力する。

入力コイルデータ判定アルゴリズム: $C_N \ge C_{N-1}$ 成立にてフラダ「1」となる。

一方、コイルデータ出力部25では、コイルデータフラグ I ・ I を順次入力し両者の論理積をとり、その結果でゲートを操作してコイルデータ格納部1人からの、フラグと同期したコイルデータ

をコイルデータ出力部1Dへ出力する。

したがつて、コイル径データ出力部1 D は正しいとされるデータだけの加算平均を出力することになる。また、スペリ検出部26では、コイルデータフラグ格納部 I 2 3 からフラグを順次入力して、フラグ数をカウントして、スペリ検知出力を得る。

ことで、上記判定アルゴリズムを第3図にて記明する。

また、第3図(b)(横軸に光回転検出回数をとり、縦軸にコイル円周をとつて示するのである)において、N回目の光回転検出時、入力データCNにはスペリがなく、N-1回目にスペリが生じていた

とする。

ただし、この場合、N-1回目の判定では上記 (A) に該当しない程度のスペリであつたもので、 $C_{N}>C_{N-1}$ となる。………… (B)

上配(A) の場合はCNを不採用とするように、また、(B) の場合はCN-1 を不採用とするように動作させるものである。

なお、上記実施例では、ペイオフリールに関して行つているが、テンションリールに関する場合でもよい。そして、コイルデータの数は任意に変えられるものとしてよい(精度向上のための増加)。

さらに、入力コイルデータ判定部 【23を拡張して、判定範囲をふやしてもよい(αをいく通りも設けて、納まる範囲を見つけて、スペリの程度をみたり、コイルデータフラグ 【の個数より判定したりする)。

以上のように、この考案の入力データ判定によるコイル径データ処理装置によれば、ペイオフリールに接続されたペルス発信機からのペルスを没回転検出手段に送出して光回転検知信号を発生さ

せ、この光回転検知信号の発生ごとに上記ペイオ フリールから巻き出されたコイル径に対応するペ ルス値をカウントしてコイルテータとしてコイル テータ格納部に入力し、とのコイルデータ格納部 に上記コイルデータを入力した後、上記光回転検 知信号の発生ととに上配格納されたコイルデータ をシフトしてデータの更新を行い、上記光回転検 知信号を受けて次の入力コイルデータが妥当範囲。 外か否かを入力コイルデータ判定部で検知し、上 記入力コイルデータ利定部で検知した信号を上記 コイルデータ格納部に格納する入力コイルデータ の格納と同期してコイルデータフラグ格納部に格 納し、上記コイルデータフラグ格納部からのフラ グにより上記コイルテータ格納部からフラグと同 期してコイルアータを読み出して、コイルアータ の加算平均をとつてコイル径アータを出力すると ともに上記コイルデータフラグ格納部からのフラ グをカウントしてスペリを検出するようにしたの で、コイル径データの糟废の向上を期することが できるとともに、スペリ検出判定が可能により、

より鉄鋼圧延制御におけるコイル径データの生成を高精度に行えるものである。

4. 図面の簡単な説明

第1 図は従来の入力データ判定によるコイル径 データ処理装置のプロック図、第2 図はこの考案 の入力データ判定によるコイル径データ処理装置 の一実施例を示すプロック図、第3 図(4) , 第3 図 (b) はそれぞれ同上入力データ刊定によるコイル データ処理装置における判定アルゴリズムをす 図、第4 図は同上入力データ判定によるコイル アータ処理装置に適用されるシステム構成を示す プロック図である。

11…ペイオフリール、12,14…ペルス発信機、13…ピンチロール、16… 短回転検出回路、17…回転数カウンタ、18…コイル径カウンタ、19…速度カウンタ、21…入力コイルデータ利定部 I、22…入力コイルデータ 判定部 I、22…入力コイルデータ 判定部 I、24…コイルデータフラグ格納部 I、24…コイルデータフラグ格納部 I、24…コイルデータフラグ格納部 I、25…コイルデータ出力部、14…コイルデータ格納部、15…乗算回

路、10 …ストリップ破断検出部、10 …コイルをデータ出力部。

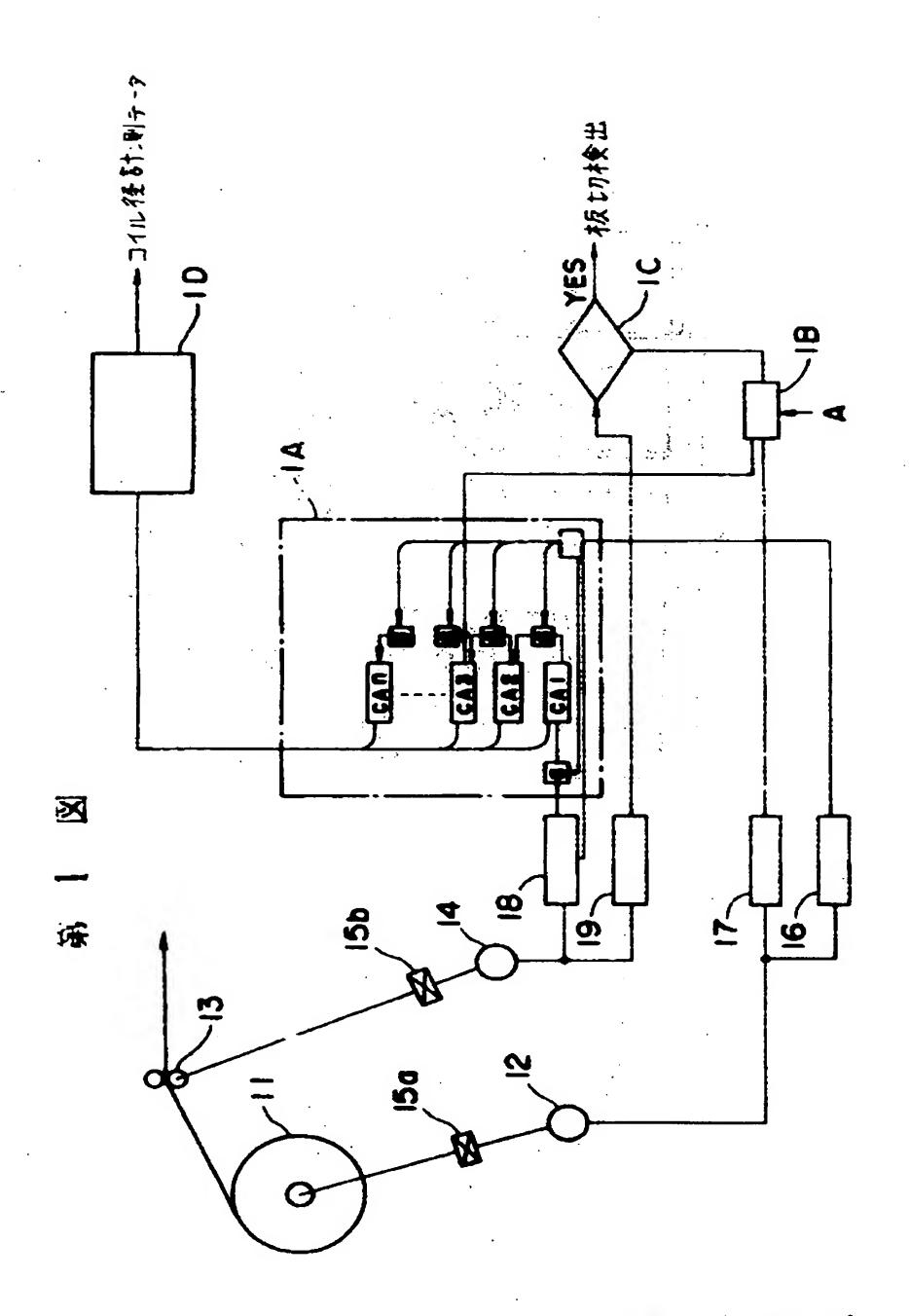
なか、図中同一符号は同一部分または相当部分 を示す。

代理人 葛 野 信 一

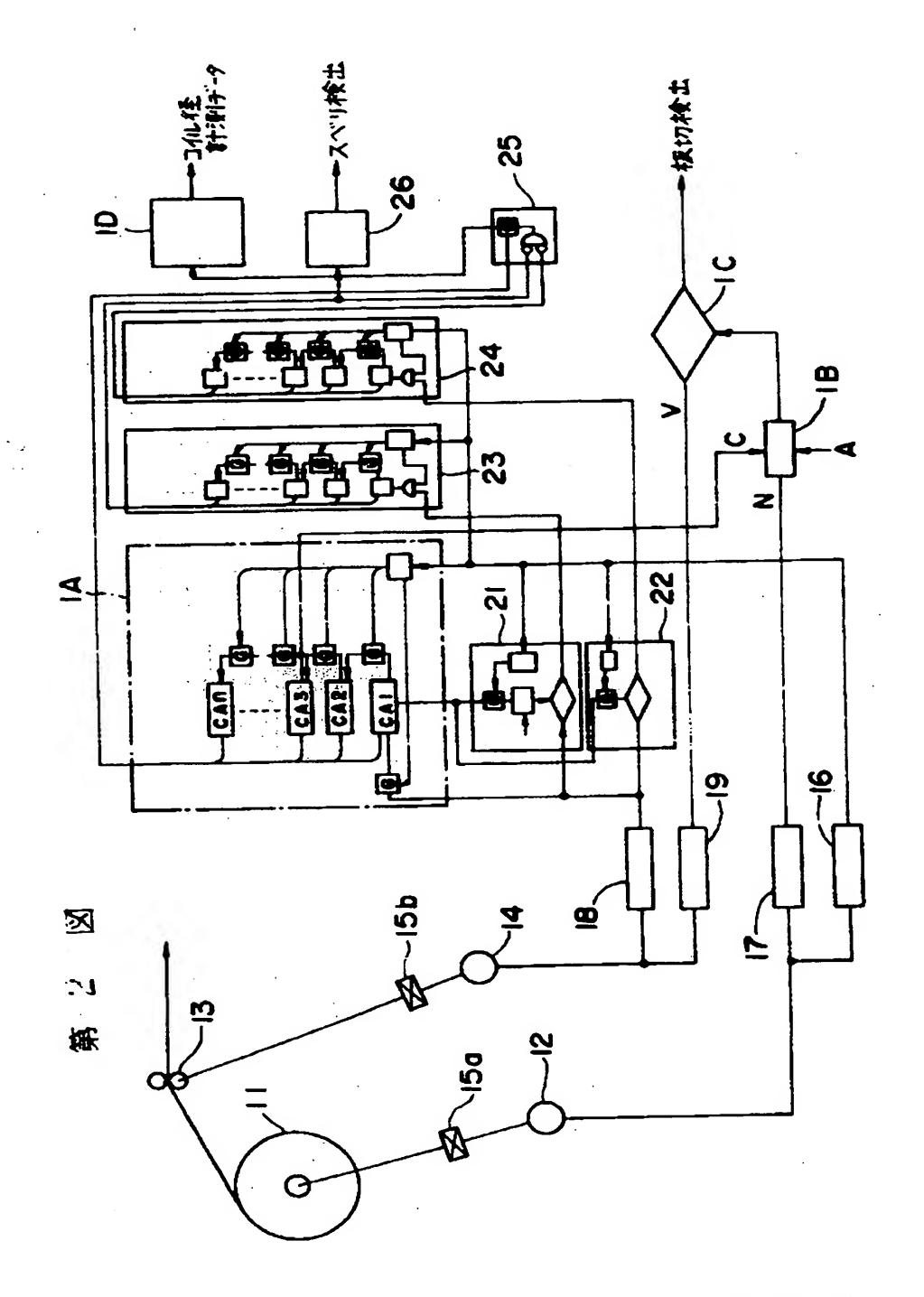
.

••

15

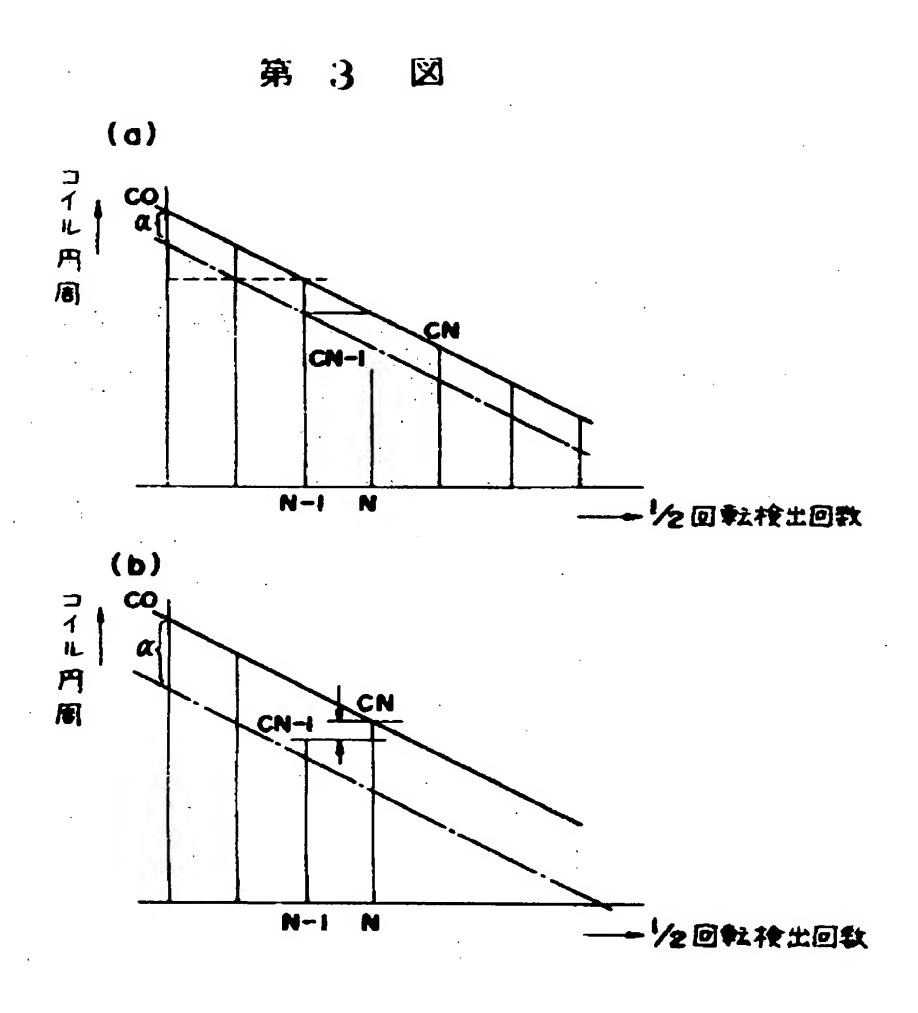


代理人总野信一

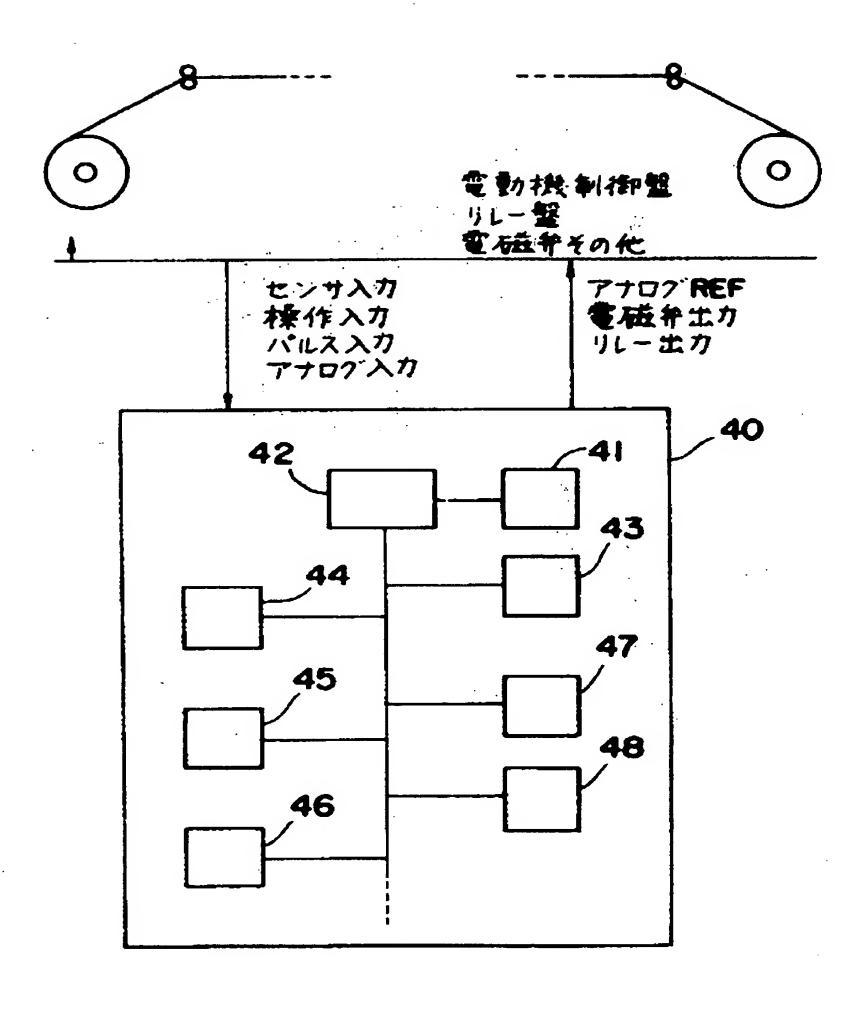


- 2/4

八服人 葛 野 信 一



3/4



- 4/4

6. 前記以外の考案者、実用新案登録出願人または代理人 考案者

代理人 郵便番号 100

住 所 東京都千代田区丸の内 17月2番3号

三菱電機株式会社内

氏 名:7375: 弁理七 大 岩 增 维

167706